

FINAL PROGRAM

— 13th Annual Workshop —

SWoPP 松山 2000

2000年 並列 / 分散 / 協調処理に関する『松山』サマー・ワークショップ

2000 "Matsuyama" Summer United Workshops on
Parallel, Distributed, and Cooperative Processing

2000年8月2日(水)–5日(土)

松山市総合コミュニティセンター

<http://www.city.matsuyama.ehime.jp/shisetsu/comcen.html>

(愛媛県松山市, JR 松山駅より徒歩約10分)

電子情報通信学会 コンピュータシステム研究会 (CPSY)

電子情報通信学会 フォールトトレラントシステム研究会 (FTS)

情報処理学会 計算機アーキテクチャ研究会 (ARC)

情報処理学会 プログラミング研究会 (PRO)

情報処理学会 ハイパフォーマンスコンピューティング研究会 (HPC)

情報処理学会 システムソフトウェアとオペレーティング・システム研究会 (OS)

タイムテーブル

「(数字)」は発表件数です。

	時間帯	A会場 大会議室	B会場 第1,2会議室	C会場 第4,5会議室
2日(水)	10:00–	— 受付開始 —		
	10:40–12:40 (4)	—	CPSY-1	—
	14:00–16:00 (4)	—	CPSY-2	PRO-1 (2) -15:30
	16:15–18:15 (4)	—	CPSY-3	PRO-2 (2) 15:40–17:10
3日(木)	09:00–10:30 (3)	—	CPSY-4	PRO-3 (2)
	10:40–12:40 (4)	HPC-1	CPSY-5	PRO-4 (3) -12:55
	14:00–16:00 (4)	HPC-2	ARC-1	PRO-5 (2) 14:15–15:45
	16:15–18:15 (4)	HPC-3 (3) -17:45	ARC-2	PRO-6 (2) 15:55–17:25
	19:00–21:00	— 懇親会(東京第一ホテル松山) —		
4日(金)	09:00–10:30 (3)	HPC-4	ARC-3	OS-1
	10:40–12:40 (4)	HPC-5	ARC-4	OS-2
	14:00–16:00 (4)	HPC-6	ARC-5	OS-3
	16:15–18:15 (4)	HPC-7	ARC-6	OS-4
5日(土)	09:00–10:30 (3)	HPC-8	ARC-7	FTS-1
	10:40–12:40 (4)	HPC-9	ARC-8	FTS-2
	14:00–15:00 (2)	HPC-10	ARC-9	—

PRO は発表時間が異なるため、各発表の開始 / 終了時刻が他の研究会と異なります。詳細については以下のプログラムをご覧ください。

参加資格 / 参加費

SWoPP では関連研究会の相互交流促進のため、学会ならびに各研究会のご協力を得て全研究会とも「参加自由参加費無料」の方針をとっております。なお、各研究会毎の予稿集はSWoPP開催期間中実費にて販売いたしますので、研究討論に積極的に参加していただくためには是非ともご購入をお願いいたします。

研究会登録会員は当該研究会の予稿集は無料となります。また、学会の会員ならびに学生には割引制度があります。

SWoPP開催期間中に電子情報通信学会および情報処理学会の入会申込書をSWoPP受付けに御用意しておりますので、非会員の方も入会手続きをして頂いた場合には、その時点で入会された学会関係の予稿集割引特典が受けられます。

学会員に対しては更に各研究会の研究会登録も各研究会受付にて承っておりますので、研究会登録をしていただきますと当該研究会の予稿集は無料となります。

発表形式

- 発表時間

PRO 以外 持ち時間 30 分を原則とします。

PRO のみ 持ち時間 45 分 (発表 25 分 / 質疑応答 20 分) を原則とします。

- 使用機器

全ての会場で OHP またはマルチメディアプロジェクタを使用できます。プロジェクタご利用予定の方も、不測の事態に備えてトランスペアレンシもご用意下さい。

懇親会

3 日 (木)19:00 より東京第一ホテル松山にて懇親会 (参加費: 6,000 円) を開催いたします。事前予約を原則としますが、参加費:7,000 円で当日参加が可能です。

CPSY (2日 10:40 ~ 3日 12:40 B会場)

CPSY-1 プロセッサアーキテクチャ [座長: 木村康則 (富士通研)]

2日 10:40 ~ 12:40

- (1) 命令レベルとスレッドレベルの並列度を利用したマルチスレッド VLIW プロセッサの構成
島尻寛之, 吉田たけお (琉球大)
- (2) キャッシュ制御機構を持つスイッチ結合型マルチプロセッサ SNAIL-2 の評価
星野 智則, 緑川 隆, 金森 勇壮, 天野 英晴 (慶大)
- (3) 高性能組み込み用プロセッサアーキテクチャの検討
松本 尚 (東大)
- (4) 実時間処理 RISC コア Casablanca の評価
田中清史, 松本尚 (東大)

CPSY-2 ネットワーク 1 [座長: 陣崎 明 (富士通研)]

2日 14:00 ~ 16:00

- (5) Irregular Network における Adaptive Routing の提案
鯉淵道紘 (慶大), 舟橋啓 (三重大), 上樂明也, 若林正樹, 天野英晴 (慶大)
- (6) Explicit Multicast での配送先管理
佐伯 敏章, 今井 祐二, 岸本 光弘 (富士通研)
- (7) 広域分散ネットワークにおける負荷分散アルゴリズム
田中貴文, 藤田聡 (広島大)
- (8) 超並列計算機 JUMP-1 の RDT ネットワークのマルチキャスト機構の評価
鈴木紀章, 天野英晴 (慶大), 西村克信 (千葉商科大), 田村友紀, 佐藤永子 (慶大)

CPSY-3 実行方式 [座長: 中島 浩 (豊橋技科大)]

2日 16:15 ~ 18:15

- (9) 「プログラム実行の局所性」の活用法に関する検討
林田隆則, 村上和彰 (九大)
- (10) 制御依存およびデータ依存制約を緩和することの効果 - Lam and Wilson の評価結果の改訂 -
目次勝彦, 村上和彰 (九大)
- (11) 立体運動の認識可能な 細胞モデル
関谷泰紘, 青山智夫 (宮崎大), 唐政 (富山大)
- (12) ソフトウェア高レベルデータ値予測方式の予備評価
平澤将一, 松本尚, 平木敬 (東大)

CPSY-4 ネットワーク 2 [座長: 工藤 知宏 (新情報)]

3日 9:00 ~ 10:30

- (13) 通信と処理との融合をおこなう FUCE プロセッサの提案
松崎 隆哲, 富安 洋史, 大庭 直行, 雨宮 真人 (九大)
- (14) Comet-VIA の評価
小林 伸治, 陣崎 明 (新情報富士通)
- (15) 広域並列分散システムにおける通信特性の評価
下國 治, 古賀久志, 水野裕識, 陣崎 明 (新情報富士通)

CPSY-5 実行制御 [座長: 平木 敬 (東大)]

3日 10:40 ~ 12:40

- (16) コーラムコンセンサスを用いた分散相互排除命令の実装
丸山 英明, 伊東 靖英, 藤田 聡 (広島大)
- (17) 遊休ワークステーション・パーソナルコンピュータを利用したクラスタシステムのロードバランサ
飯沼哲也, 溝口研一, 崎山伸夫, 伊藤文英, 平山秀昭 (東芝)
- (18) 並列分散オペレーティングシステム CEFOS における一括システムコールの機構
棚林 拓也, 中山 大士, 日下部 茂, 谷口 秀夫, 雨宮 真人 (九大)
- (19) Eager Evaluation of Shared Date in CCNUMA Systems
Masaru Takesue(法政大)

FTS (5日 10:30 ~ 5日 12:40 C会場)

FTS-1 ネットワークフォールトトレランス [座長: 小川聡 (倉敷大)]

5日 09:00 ~ 10:30

- (1) 一般化階層型完全結合網の諸性質
高畠俊徳, 北神正人, 伊藤秀男 (千葉大)
- (2) 多段網において優先度逆転を抑制するための熱心な優先度先送り方式の提案と評価
戸田賢二, 高橋栄一, 関山守 (電総研), 宍道洋 (明電舎), 山口喜教 (筑波大)
- (3) A Crash-Tolerant Version of The Dynamic Set Maintenance Protocol
Abdellah Boulenouar, Fujita Satoshi (広島大)

FTS-2 並列 / 分散フォールトトレランス [座長: 伊藤秀男 (千葉大)]

5日 10:40 ~ 12:40

- (4) 縮退故障のテスト集合に基づくパス遅延故障の一テスト生成法
水本涼, 高橋寛, 高松雄三 (愛媛大)
- (5) 民生MPUを用いた宇宙用フォールトトレラント計算機の軌道上実証モデル
鈴木秀人, 河原哲雄 (宇宙開発事業団), 浜谷明, 小野澤完, 木村恒一 (日本電気)
- (6) 自律再構成可能な格子結合型マルチプロセッサシステム
福士 将, 堀口 進 (北陸先端大)
- (7) ソフトウェアフォールトトレランスのためのセルフチェックエージェント形態に関する一考察
小川 聡 (倉敷大)

ARC (3日 14:00 ~ 5日 15:00 B会場)

ARC-1 共有メモリ [座長: 笠原博徳 (早稲田大)]

3日 14:00 ~ 16:00

- (1) メモリバストレースを用いた共有バス型並列計算機のキャッシュ評価
佐藤 充, 成瀬 彰, 久門 耕一 (富士通研)
- (2) ハードウェア分散共有メモリにおけるスケーラブルなディレクトリ方式の定量的評価
田中清史, 松本尚, 平木敬 (東大)
- (3) 同期操作に対する投機的メモリ・アクセス機構 specMEM の改良
松尾 治幸, 中島 浩, 大野 和彦 (豊橋技科大)
- (4) 並列計算機 JUMP-1 における分散共有メモリシステムの性能評価
小西将人, 五島正裕, 森真一郎, 富田真治 (京大)

ARC-2 スケジューリング [座長: 中島浩 (豊橋技科大)]

3日 16:15 ~ 18:15

- (9) データ依存解析のための二次不定方程式の分解
神戸和子, 加古富志雄 (奈良女子大)
- (6) シリーズパラレル型レジスタ生存グラフを用いたレジスタ割付けへの動的計画法の適用
浅原 英雄 (早大), 近藤 伸宏 (東芝), 古関 聡, 小松 秀昭 (日本IBM), 深澤 良彰 (早大)
- (7) A Thread Partitioning Algorithm using Structural Analysis
バルリ ニコ デムス, 峯博史, 坂井修一, 田中英彦 (東大)
- (8) 剰余区間演算規則とその応用例
曾山典子 (奈良女子大), 中西恒夫 (奈良先端大), 加古富志雄 (奈良女子大), 福田晃 (奈良先端大)

ARC-3 大規模データパス・アーキテクチャ [座長: 安里彰 (富士通研)]

4日 09:00 ~ 10:30

- (9) 大規模データパス・アーキテクチャの提案
辻 秀典, 安島 雄一郎, 坂井 修一, 田中 英彦 (東大)
- (10) 大規模データパス・アーキテクチャの実行機構
安島雄一郎, 辻秀典, 坂井修一, 田中英彦 (東大)
- (11) 大規模データパス・アーキテクチャにおける命令ブロック構成の検討
塚本泰通, 安島雄一郎, 辻秀典, 坂井修一, 田中英彦 (東大)

ARC-4 性能評価 [座長: 五島正裕 (京大)]

4日 10:40 ~ 12:40

- (12) 線形リストを対象としたデータプリロード方式の評価
山村 周史, 平田 博章 (京都工芸繊維大), 新實 治男 (京都産業大), 柴山 潔 (京都工芸繊維大)
- (13) 異なるプラットフォームにおける受信メッセージ予測法の性能評価
足立涼子, 岩本善行, 大津金光, 吉永努, 馬場敬信 (宇都宮大)
- (14) NIC を活用したネットワーク RAID 方式の提案
松本 尚 (東大)
- (15) EM-X と MD One を統合化した粒子シミュレーション用並列計算機の評価
高田亮 (電通大 / 画像技研), 児玉祐悦 (電総研), 坂根広史 (電総研 / 電通大), 本多弘樹, 弓場敏嗣 (電通大)

ARC-5 プロセッサ [座長: 木村康則 (富士通研)]

4日 14:00 ~ 16:00

- (16) 近細粒度並列処理用シングルチップマルチプロセッサにおけるプロセッサコアの構成
木村啓二, 内田貴之 (早大), 加藤孝幸 (本田技研), 笠原博徳 (早大)
- (17) 命令フェッチ制御命令による命令キャッシュミスペナルティの削減
岡本秀輔 (茨城大)
- (18) Dualflow の命令発行機構
ゲン ハイ ハー, 縣 亮慶, 五島 正裕, 森 真一郎, 富田 真治 (京大)
- (19) レジスタを持つ Dualflow アーキテクチャの評価
縣亮慶, Nguyen Hai Ha, 五島正裕, 森真一郎, 富田真治 (京大)

ARC-6 マルチスレッド [座長: 中村宏 (東大)]

4日 16:15 ~ 18:15

- (20) オンチップマルチプロセッサにおける命令フェッチ方式
嶋田幸子, 鳥居淳, 松下智 (NEC), 鈴木研司 (NEC 情報システムズ), 西直樹 (NEC)
- (21) マルチプロセッサ・システムに於けるスケジューリング支援ハードウェアのシミュレーション評価
佐々木 敬泰, 西村 直己, 弘中 哲夫, 吉田 典可 (広島市立大)
- (22) 各命令の振る舞いを考慮した命令フェッチ機構
菅原豊, 平木敬 (東大)
- (23) MT 版 Paratool によるマルチスレッド実行方式の評価
河場基行, 安里彰 (富士通研究所), 斎藤淳, 加納賢, 深谷俊晴 (SSL)

ARC-7 リンコンフィギュアラブル [座長: 小畑正貴 (岡山理大)]

5 日 09:00 ~ 10:30

- (24) コードサイズを縮小する組込向けプロセッサと目的コードの協調生成
中野 猛, 中西 恒夫, 福田 晃 (奈良先端大)
- (25) 可変構造シミュレーションシステム RiSP の機能拡張
横畠正大, 田中一成 (奈良先端大), 最所圭三 (香川大), 福田晃 (奈良先端大)
- (26) MIPS ベースマルチスレッドプロセッサの FPGA による実装と評価
佐谷野健二, 児玉祐悦 (電総研), 坂根広史 (電総研 / 電通大), 山口喜教 (筑波大 / 電総研)

ARC-8 予測投機処理 [座長: 中西恒夫 (奈良先端大)]

5 日 10:40 ~ 12:40

- (27) ループの並列投機実行におけるデータ値予測の予備的评价
安達 浩次, 山村 周史, 平田 博章 (京都工芸繊維大), 新實 治男 (京都産業大), 柴山 潔 (京都工芸繊維大)
- (28) 臨界投機実行のループへの適用
山名早人 (早大), 小池帆平 (電総研)
- (29) 投機的手法を用いたデータ再利用技術による Java 仮想マシンの高速化
山田克樹, 中島康彦, 富田眞治 (京大)
- (30) キュー構造プログラムカウンタによる多重投機実行機構
芝浩二郎 (鹿児島高専), 有田五次郎 (九州工大)

ARC-9 粗粒度処理 [座長: 岡本秀輔 (茨城大)]

5 日 14:00 ~ 15:00

- (31) 階層型粗粒度タスク並列処理のための多重割当てを伴うダイナミックスケジューリング
吉田明正 (東邦大)
- (32) SMP 上での OpenMP を用いた粗粒度タスク並列処理の実現
石坂一久, 小幡元樹, 笠原博徳 (早大)

HPC-1 高性能アーキテクチャ [座長: 小柳義夫 (東大)]

3日 10:40 ~ 12:40

- (1) 科学技術計算専用ロジック組込み型プラットフォーム・アーキテクチャの開発 - プロジェクト全体像 -
村上和彰 (九大), 稲垣祐一郎 (富士総研), 上原正光 (セイコーエプソン), 大谷泰昭 (富士総研),
小原 繁 (北教大), 小関史朗 (三重大), 佐々木徹 (アプリオリ・マイクロシステムズ), 棚橋隆彦 (慶大),
中馬 寛 (徳島大), 塚田 捷 (東大), 長嶋雲兵 (融合研), 中野達也 (衛生研)
- (2) 科学技術計算専用ロジック組込み型プラットフォーム・アーキテクチャの開発 - プラットフォーム・アーキテクチャ -
佐々木徹, 荒木健悟, 石橋政一 (アプリオリ・マイクロシステムズ), 大谷泰昭 (富士総研),
長嶋雲兵 (融合研), 溝口大介 (アプリオリ・マイクロシステムズ), 村上和彰 (九大)
- (3) 科学技術計算専用ロジック組込み型プラットフォーム・アーキテクチャの開発 - 分子軌道法専用ロジックの検討 -
戸川勝巳 (九大), 上原正光 (セイコーエプソン), 小原繁 (北教大), 波多江秀典, 村上和彰 (九大)
- (4) 科学技術計算専用ロジック組込み型プラットフォーム・アーキテクチャの開発 - GSMAC 有限要素法専用ロジックの検討 -
溝口大介, 荒木健悟, 石橋政一, 佐々木徹 (アプリオリ・マイクロシステムズ), 棚橋隆彦 (慶大),
長嶋雲兵 (融合研)

HPC-2 並列線形解法 [座長: 中村孝 (航空宇宙技術研究所)]

3日 14:00 ~ 16:00

- (5) ILIB_RLU : 疎行列を密行列として扱う自動チューニング機能付き LU 分解ルーチンの性能評価
大澤清, 片桐孝洋, 黒田久泰, 金田康正 (東大)
- (6) 三重対角行列の並列解法
山本有作, 直野健 (日立)
- (7) 異機種並列計算機における連立一次方程式ライブラリの性能評価
黒田久泰, 片桐孝洋, 金田康正 (東大)
- (8) 非構造メッシュ用 Block ILU 前処理付き反復法のベクトル化 / 並列化手法
丸山 訓英, 襲田勉, 鷲尾巧 (NEC), 山田進 (原研), 土肥俊 (NEC)

HPC-3 連続系アルゴリズム [座長: 幸谷智紀 (静岡理工科大)]

3日 16:15 ~ 17:45

- (9) リスタートサイクルを適応的に変える GMRES(k) 法
羽部 充, 野寺 隆 (慶大)
- (10) OpenMP を用いた Jacobi-Davidson 法の並列実装とその性能評価
西田 晃, 小柳 義夫 (東大)
- (11) 連続事象シミュレーションにおける並列化アルゴリズムの実験評価 (2)
滑川光裕 (嘉悦女子短大), 後藤和則 (東京職業訓練短大), 上原 稔, 森 秀樹, 佐藤 章 (東洋大)

HPC-4 OpenMP [座長: 太田寛 (日立)]

4日 09:00 ~ 10:30

- (12) OpenMP による粗粒度タスク並列実行方式
福岡岳穂, 本多弘樹, 弓場敏嗣 (電通大)
- (13) OpenMP 並列プログラムのデータフロー解析手法
佐藤茂久, 草野和寛, 佐藤三久 (新情報)
- (14) 分散共有メモリシステム SCASH 上の OpenMP コンパイラ
佐藤 三久, 原田 浩, 石川 裕 (新情報)

HPC-5 並列コンパイラ [座長: 佐藤三久 (新情報)]

4日 10:40 ~ 12:40

- (15) 分散共有メモリ向け手続き間自動データ分散方法の実装と評価
廣岡孝志, 太田寛, 飯塚孝好, 菊池純男 (日立)
- (16) 実行時情報を用いたブロックストライド通信の静的な最適化
横田 大輔 (筑波大), 千葉 滋 (筑波大 / さきがけ 21), 板野 肯三 (筑波大)
- (17) 学振 MIRAI コンパイラへの剰余区間伝播の実装
中西 恒夫, 福田 晃 (奈良先端大)
- (18) ウェーブフロント型計算における性能予測モデルの構築
齋藤 剛博, 窪田 昌史, 津田 孝夫 (広島市大)

HPC-6 性能の評価と最適化 [座長: 井口寧 (北陸先端大)]

4日 14:00 ~ 16:00

- (19) コンパイラによるロードストア負荷の軽減
服部直也, 飯塚大介, 坂井修一, 田中英彦 (東大)
- (20) SCIMA アーキテクチャのためのソフトウェア最適化手法の検討
中村 実, 岩下 誠, 坂井 修一, 田中 英彦 (東大)

- (21) Java クラスファイルの実行時ループ最適化手法
山崎 泰伯, 窪田 昌史, 津田 孝夫 (広島市大)
- (22) プロファイルを用いた値予測命令削減手法
飯塚大介 (東大), 小沢年弘 (富士通研), 坂井修一, 田中英彦 (東大)

HPC-7 並列・分散計算システム [座長: 朴泰祐 (筑波大)] 4日 16:15 ~ 18:15

- (23) PC クラスタにおける Ethernet による高速ユーザレベルバリアの性能評価
岩崎 聖, 松岡 聡, 小川 宏高, 栄 純明 (東工大)
- (24) MPC++ Multi-Thread Template Library の様々な通信レイヤ上での実装と性能評価
野田 裕介, 栄 純明, 小川 宏高, 松岡 聡 (東工大)
- (25) 分散計算システム WDC の設計と実装
田代友成, 大野和彦, 中島浩 (豊橋技科大)
- (26) グローバルコンピューティングのためのストリーム計算実行時システム
関口真良, 首藤一幸, 杉野博文, 村岡洋一 (早大)

HPC-8 並列アルゴリズム [座長: 窪田昌史 (広島市立大)] 5日 09:00 ~ 10:30

- (27) クラスタリングによる抽象化を用いた巡回セールスマン問題の分散処理解法
新妻清三郎, 渥美清隆, 古澤征平 (静岡大)
- (28) PC クラスタにおける 2 個体分散遺伝的アルゴリズムの高速化
谷村勇輔, 廣安知之, 三木光範 (同志社大)
- (29) データの分布に着目した並列ソーティングアルゴリズムの性能評価
山岸秀規, 黒田久泰, 金田康正 (東大)

HPC-9 並列アプリケーション [座長: 須田礼仁 (名大)] 5日 10:40 ~ 12:40

- (30) SMP での SAR 画像再生処理の並列化 ~ キャッシュを活かしたコーナーターン方法と性能評価 ~
和泉秀幸, 佐々木和司, 水野政治, 中島克人 (三菱電機)
- (31) 汎用可視化ツール AVS/Express の並列化とその性能評価
板倉憲一, 松原正純, 朴泰祐 (筑波大)
- (32) 粒子コードの並列化における通信の隠ぺい
田上豊彦, 坂上仁志, 高橋豊 (姫工大)
- (33) 100Tflops の分子動力学シミュレーション専用計算機 MDM の開発状況
成見哲, 薄田竜太郎, 古沢秀明, 川井敦, 古石貴裕 (理研), 泰岡顕治 (慶大), 戎崎俊一 (理研)

HPC-10 ニューロコンピューティング [座長: 西田晃 (東大)] 5日 14:00 ~ 15:00

- (34) Symmetry on the contour map calculated by multi layer neural network
Dongfang Zheng, Hanxi Zhu, Tomoo Aoyama(宮崎大), Umpei Nagashima(融合研)
- (35) Information-propagate problems in neuron computer
Dongfang Zheng, Hanxi Zhu, Tomoo Aoyama(宮崎大), Umpei Nagashima(融合研)

OS (4日 9:00 ~ 4日 18:15 C 会場)

OS-1 通信制御 [座長: 石川 裕 (新情報)]

4日 9:00 ~ 10:30

- (1) SAN における socket 通信の高速化手法
石寄透, 伊藤雅典, 岸本光弘 (富士通研)
- (2) UDP を用いた高速通信ライブラリ Wind の実装
林 章仁, 齋藤 彰一, 上原 哲太郎, 國枝 義敏 (和歌山大)
- (3) マルチメディア通信における帯域予約型資源管理方式の開発
間島敦史, 毛利公一, 吉澤康文 (農工大)

OS-2 分散システム [座長: 最所 圭三 (香川大)]

4日 10:40 ~ 12:40

- (4) 分散 OS Colonia における並列アクティビティの高速移送
増田 峰義, 五島正裕, 森真一郎, 富田真治 (京大)
- (5) 汎用クラスタ上の資源情報を用いた HTTP サーバにおける負荷分散性能の評価
大平怜, 松本尚, 平木敬 (東大)
- (6) 分散オペレーティングシステム Solelc における負荷分散機構
永宗宏一, 芝公仁, 大久保英嗣 (立命館大)
- (7) コンパイラによる制御が可能な DSM システム「Fagus」の実現
横手 聡, 齋藤 彰一, 上原 哲太郎, 國枝 義敏 (和歌山大)

OS-3 セキュリティおよびオブジェクト指向 [座長: 谷口 秀夫 (九州大)]

4日 14:00 ~ 16:00

- (8) セキュリティポリシーの動的変更によるプロセスの権限の最小化
光来健一 (東大), 千葉滋 (筑波大)
- (9) LDAP を利用した認証システムの構築
枘上 昭広, 上原 稔, 森 秀樹 (東洋大)
- (10) インターセプタ機能を用いた CORBA オブジェクトのオンライン入替え方式の検討
楊 巍, 横山 和俊, 箱守 聰 (NTT データ)
- (11) Java RMI のための効率の良いオブジェクトシリアライゼーション
前田俊行 (東大), 河野健二, 益田隆司 (電通大)

OS-4 スケジューリングおよび OS 構成法 [座長: 毛利 公一 (東京農工大)]

4日 16:15 ~ 18:15

- (12) 連続メディア処理における適応的スケジューリングポリシー -Adaptive Deadline Modification-
滝沢 泰久 (ATR), 芝 公仁, 大久保 英嗣 (立命館大)
- (13) 入出力性能の制御によるプログラム実行速度調整制御法の評価
谷口秀夫 (九大)
- (14) Tender におけるデータの永続化方式
稲本慎司, 谷口秀夫 (九大)
- (15) 組み込み向け OS におけるデバイスドライバの自動生成について
村上智一, 片山 徹郎 (奈良先端大), 最所 圭三 (香川大), 福田 晃 (奈良先端大)

PRO (2日 14:00 ~ 3日 17:25 C会場)

PRO-1 静的解析 [座長: 八杉昌宏 (京大)]

2日 14:00 ~ 15:30

- (1) エージェント指向並列言語 Orgel の静的解析による最適化
山本繁弘, 大野和彦, 中島浩 (豊橋技科大)
- (2) 静的解析情報を利用した並列 KLIC 処理系上での配列演算の最適化
坂本幸司, 松宮志麻, 上田和紀 (早大)

PRO-2 各種手法 [座長: 柴山悦哉 (東工大)]

2日 15:40 ~ 17:10

- (3) モバイルエージェントの安全な移動法について
阿部洋丈, 加藤和彦 (筑波大)
- (4) 正規トレース集合を用いた並行分散プロセスの合成
堂込一秀 (鹿児島高専), 有田五次郎 (九工大)

PRO-3 メモリ共有 [座長: 高木浩光 (電総研)]

3日 9:00 ~ 10:30

- (5) Java 向けソフトウェア分散共有メモリの実現
早田恭彦 (東工大), 中田秀基 (電総研), 小川宏高, 松岡聡 (東工大)
- (6) アセンブリ言語レベルでの異種計算機間のヒープとスタックの共有機構
上田 陽平, 山本 泰宇, 関口 龍郎, 米澤 明憲 (東大)

PRO-4 ごみ集め [座長: 鈴木貢 (電通大)]

3日 10:40 ~ 12:55

- (7) 環状分散ゴミ集めのための局所ゴミ集めの最小限の拡張
浜中 信行, 山本 泰宇, 米澤 明憲 (東大)
- (8) 多世代管理 GC の並行化について
新田 寛, 藤田 智子, 寺島元章 (電通大)
- (9) オブジェクト指向スクリプト言語 Ruby への世代別ごみ集めの実装と評価
木山真人 (広島市立大)

PRO-5 並列言語と実装 [座長: 天海良治 (NTT)]

3日 14:15 ~ 15:45

- (10) 共有メモリ関連命令を生成可能な実装用言語の設計
八杉昌宏 (さきがけ 21/ 京大), 田畑悠介, 小宮常康, 湯浅太一 (京大)
- (11) 局面の変化を捉えたオブジェクト内レイアウトによるキャッシュミス削減法
前田昌樹, 鎌田十三郎, 瀧和男 (神戸大)

PRO-6 プログラミング・実行環境 [座長: 中田秀基 (電総研)]

3日 15:55 ~ 17:25

- (12) 高度な問題領域依存チューニングを許す並列組合せ最適化ライブラリ PopKern
横山大作, 近山隆 (東大)
- (13) 資源情報サーバにおける資源情報予測の評価
小出洋, 山岸信寛, 武宮博 (原研), 笠原博徳 (早大)