

FINAL PROGRAM

— 15th Annual Workshop —

SWoPP 湯布院 2002

2002 年 並列/分散/協調処理に関する『湯布院』サ
マー・ワークショップ

*2002 “Yufuin” Summer United Workshops on
Parallel, Distributed, and Cooperative Processing*

2002 年 8 月 21 日 (水)– 23 日 (金)

湯布院ハイツ

〒 879-5191 大分県大分郡湯布院町由布院温泉

<http://www.kinrou.or.jp/yuhuin-heights/>

電子情報通信学会 コンピュータシステム研究会 (CPSY)

電子情報通信学会 ディベンダブルコンピューティング研究会 (DC)

情報処理学会 計算機アーキテクチャ研究会 (ARC)

情報処理学会 プログラミング研究会 (PRO)

情報処理学会 ハイパフォーマンスコンピューティング研究会 (HPC)

情報処理学会 システムソフトウェアとオペレーティング・システム研究会
(OS)

情報処理学会 システム評価研究会 (EVA)

タイムテーブル

「(数字)」は発表件数です。

	時間帯	A 会場	B 会場	C 会場
21 日 (水)	8:30-	— 受付開始 —		
	09:00-10:30 (3)		EVA-1	HPC-1
	10:40-12:10 (3)	PRO-1 (2)	EVA-2	HPC-2
	13:40-15:10 (3)	PRO-2 (2)	OS-1	HPC-3
	15:20-16:50 (3)	PRO-3 -17:35	OS-2	HPC-4
	17:00-18:30 (3)		OS-3	HPC-5
22 日 (木)	08:30-10:00 (3)	ARC-1	DC-1 09:00-	HPC-6
	10:10-11:40 (3)	ARC-2	DC-2	HPC-7
	13:10-14:40 (3)	ARC-3	CPSY-1	HPC-8 (2)
	14:50-16:20 (3)	ARC-4	CPSY-2	HPC-9
	16:30-18:00 (3)	ARC-5		
	18:30-20:30	— 懇親会 —		
23 日 (金)	08:30-10:30 (4)	ARC-6	CPSY-3 9:00-	HPC-10 9:00-
	10:40-12:10 (3)	ARC-7	CPSY-4	HPC-11 11:10-
	13:40-15:10 (3)	ARC-8	CPSY-5 (2)	HPC-12 (2)
	15:20-16:50 (3)	ARC-9	CPSY-6	

PRO は発表時間が異なるため、各発表の開始/終了時刻が他の研究会と異なります。詳細については以下のプログラムをご覧ください。

参加資格/参加費

SWoPP では関連研究会の相互交流促進のため、学会ならびに各研究会のご協力を得て全研究会とも「参加自由参加費無料」の方針をとっております。なお、各研究会毎の予稿集は SWoPP 開催期間中実費にて販売いたしますので、研究討論に積極的に参加していただくために是非ともご購入をお願いいたします。

研究会登録会員は当該研究会の予稿集は無料となります。また、学会の会員ならびに学生には割引制度があります。

SWoPP 開催期間中に電子情報通信学会および情報処理学会の入会申込書を SWoPP 受付に御用意しておりますので、非会員の方も入会手続きをして頂いた場合には、その時点で入会された学会関係の予稿集割引特典が受けられます。

学会員に対しては更に各研究会の研究会登録も各研究会受付にて承っておりますので、研究会登録をしていただきますと当該研究会の予稿集は無料となります。

発表形式

- 発表時間

PRO 以外 持ち時間 30 分を原則とします。

PRO のみ 持ち時間 45 分 (発表 25 分/質疑応答 20 分) を原則とします。

- 使用機器

全ての会場で OHP またはマルチメディアプロジェクタを使用できます。プロジェクタご利用予定の方も、不測の事態に備えてトランスペアレンシもご用意下さい。

懇親会

22 日 (木)18:30 より湯布院ハイツにて懇親会を開催いたします。参加は事前申し込みを原則としますのでご協力をお願いいたします。

参加費は、懇親会当日に会場に 1 泊 2 食の設定で宿泊している場合、一般 1,000 円、学生は無料です。懇親会のみ参加の場合は一般 6,000 円、学生 5,000 円です。当日の参加人数に余裕のある場合は当日の参加申し込みも受け付けますが、この場合は参加費を 7,000 円とさせていただきます。

CPSY (22日 13:10 ~ 23日 16:50 B会場) _____

CPSY-1 ストリージアークテクチャ[座長: 南里 豪志 (九大)] 22日
13:10 ~ 14:40

- (1) ワイヤスピードストレージアーキテクチャ
大江和一, 渡辺高志, 西川克彦 (富士通研)
- (2) ワイヤスピードストレージアーキテクチャ(WSS)における SCSI
RDMA Protocol(SRP)の実装と評価
渡辺 高志, 大江 和一, 西川 克彦 (富士通研)
- (3) NAS スイッチ : NFS サーバの仮想化統合技術の開発
山川聡, 石川潤, 菊地芳秀 (NEC)

CPSY-2 並列アーキテクチャ[座長: 木村 康則 (富士通研)] 22日 14:50
~ 16:20

- (4) 投機的再利用による動的並列実行方式
平澤将一, 平木敬 (東大)
- (5) Emulated Semaphores for Pipelined Synchronization on Cache-
Coherent Multiprocessors
Masaru Takesue(Hosei Univ.)
- (6) 中空プロセッサ群が共有する閉鎖空間において電磁波結合した並
列システム
徳原庸美 (CyberCom)

CPSY-3 分散システム [座長: 佐藤 周行 (東大)]23日 09:00 ~ 10:30

- (7) AmorphicNet : インデクスサーバを動的生成するピアツーピア分
散情報共有システム
内田 良隆 (長崎大学), 吉田 紀彦 (埼玉大学),
檜崎 修二 (長崎大学), 下川 俊彦 (九州産業大学),
瀬川 淳一 ((株)東芝)
- (8) 自律分散型並列処理プラットフォーム-構想と実装-
中沢 亨, 伊豫田 一成, 阿部 淑人 (生産総合研究所)
- (9) FPGA/ソフトウェア協調処理による侵入検知システムの提案
栗原純, 丹羽雄平, 前田敦司, 山口喜教 (筑波大)

CPSY-4 ネットワークアーキテクチャ[座長: 吉永 努 (電通大)] 23日
10:40 ~ 12:10

- (10) PC ネットワークにおけるサブネットワークを用いた固定ルーティ
ング手法
鯉淵 道紘, 上樂 明也, 天野 英晴 (慶應大学)
- (11) RHiNET ネットワークインタフェースの性能評価
大塚智宏, 渡邊幸之介, 土屋潤一郎 (慶大), 原田浩, 山本淳二,
西宏章, 工藤知宏 (新情報), 天野英晴 (慶大)
- (12) 超高速ネットワーク用データ共有システム : データレゼボワール
の性能評価
平木 敬, 稲葉 真理, 玉造 潤史 (東京大学), 来栖 竜太郎,
生田 祐吉 (富士通プログラム技研), 古賀 久志,
陣崎 明 (富士通研究所)

CPSY-5 高速検索 [座長: 山名 早人 (早大)] 23日 13:40 ~ 15:10

- (13) 協調サーチエンジンにおける永続的キャッシュ
佐藤 永欣, 上原 稔, 酒井 義文, 森 秀樹 (東洋大学)
- (14) 検索機能を備えたストレージシステムによる大規模並列全文検索
郡 光則, 山岸 義徳, 清水 英弘, 金子 洋介 (三菱電機)

CPSY-6 アルゴリズム [座長:] 23日 15:20 ~ 16:50

- (15) 並列配線システム Amaterous の改良
荒井直久, 大野和彦, 中島浩 (豊橋技科大)
- (16) Bimatrix ゲームにおける Nash 均衡点と同等の報酬の得られる
平衡点に収束する学習アルゴリズム
柴田 直樹, 伊藤 実 (奈良先端大)
- (17) 学習による非同期連続状態機械の構成
津田 晃寿, 三輪 忍, 津邑 公暁, 五島 正裕, 富田 眞治 (京大)

DC (22日 08:30 ~ 22日 11:40 B会場) _____

DC-1 高信頼化アルゴリズム [座長: 戸田賢二 (産総研)] 22日 09:00 ~ 10:00

- (1) 焦げたパンケーキグラフにおける節点から節点集合への互いに素な経路問題
金子敬一 (東京農工大)
- (2) 並列分散処理を行うモバイルエージェント群の行動パターンに関する一考察
小川聡 (倉敷芸科大)

DC-2 高信頼化システム [座長: 金子賢一 (農工大)] 22日 10:10 ~ 11:40

- (3) COTS 製品を利用した高信頼化システム PREGMA の提案と基本評価
三島 健, 赤池 武志 (NTT)
- (4) FPGA を利用した 3次元画像処理の高速化の検討
佐谷野健二, 富田文明, 河井良浩, 角保志, 吉見隆, 植芝俊夫, 戸田賢二 (産総研)
- (5) Dependable Pipelining - マルチ GH z 時代のマイクロアーキテクチャ -
松尾 烈, 藤川卓也, 村上和彰 (九大)

ARC (22日 08:30 ~ 23日 16:50 A会場) _____

ARC-1 低消費電力化 [座長: 笠原博徳 (早大)] 22日 08:30 ~ 10:00

- (1) ソフトウェア可制御オンチップメモリによるメモリシステムの低消費電力化
近藤正章, 田中慎一,
中村宏 (東京大学先端科学技術研究センター)
- (2) 低消費電力プロセッサアーキテクチャ向けクリティカルパス予測器の提案
千代延昭宏, 佐藤寿倫, 有田五次郎 (九州工大)
- (3) オペランド再利用によるレジスタ・ファイルの低消費電力化
高村拓志, 井上弘士, モシニャガ・ワシリー (福岡大学 工学部)

ARC-2 プロセッサ [座長: 安里 彰 (富士通研)] 22日 10:10 ~ 11:40

- (4) VLIW プロセッサのためのトレースキャッシュの提案
島尻寛之, 吉田たけお (琉球大学)
- (5) バイナリ互換性を持つ粗粒度再構成型アーキテクチャの提案
長山 賀与, 谷川 一哉, 弘中 哲夫, 児島 彰 (広島市大)
- (6) 粗粒度再構成型 PARS アーキテクチャのためのコンパイラ
後藤 義人, 児島 彰, 谷川 一哉, 弘中 哲夫 (広島市大)

ARC-3 マルチプロセッサ [座長: 児玉祐悦 (産総研)] 22日 13:10 ~ 14:40

- (7) 128 個の VLIW プロセッシングエレメントを集積した動画像認識プロセッサ IMAP-CE
京 昭倫 (NEC マルチメディア研究所)
- (8) HPC 向けオンチップメモリプロセッサアーキテクチャ SCIMA の SMP 化の検討と性能評価
高橋睦史 (筑波大学), 近藤正章 (東京大学), 朴泰祐,
高橋大介 (筑波大学), 中村宏 (東京大学), 佐藤三久 (筑波大学)
- (9) Runtime Restructuring による複数コントロールフロー予測
玉造 潤史, 平木 敬 (東大)

ARC-4 予測と投機 [座長: 村上和彰 (九大)] 22日 14:50 ~ 16:20

- (10) 複数の PHT を持つ分岐予測機構の性能比較
斎藤史子 (APC/早大), 蛭田智則 (早大), 山名早人 (APC/早大)
- (11) 値予測における値履歴テーブルエントリ数の削減
飯塚大介, 角田忠信, 坂井修一, 田中英彦 (東京大学大学院)
- (12) A Hardware/Software Approach for Thread Level Control Speculation
Luong Dinh Hung, Hideyuki Miura, Chitaka Iwama,
Daisuke Tashiro, Niko Demus Barli, Shuichi Sakai,
Hidehiko Tanaka (東大)

ARC-5 コンパイラ (1) [座長: 平木 敬 (東大)] 22日 16:30 ~ 18:00

- (13) 最近の値の局所性に着目した共有化による物理レジスタ削減
大熊 穰, 片山 清和, 小林 良太郎, 安藤 秀樹,
島田 俊夫 (名古屋大学)

- (14) レジスタ生存グラフを用いたレジスタ割付け及びコードスケジューリング技法
片岡正樹(早大), 古関聡, 小松秀昭(日本IBM), 深澤良彰(早大)
- (15) 動的ソフトウェア・パイプライン技術の提案と性能評価
田上裕之, 村上和彰(九大)

ARC-6 メモリ/ネットワーク・インタフェース [座長: 五島正裕(京大)]

23日 08:30 ~ 10:30

- (16) メモリアクセス列の最適化を行うメモリインタフェース
小川周吾, 平木敬(東大)
- (17) DIMMnet-1 プロトタイプによるバンド幅と大域演算性能の評価
田邊昇(東芝), 濱田芳博(農工大), 今城英樹(日立IT),
山本淳二(日立), 中條拓伯(農工大), 工藤知宏(新情報),
天野英晴(慶應大)
- (18) パスプロファイルによるホットパス検出とオーバーヘッドの評価
野中 雄一, 大津 金光, 横田 隆史, 馬場 敬信(宇都宮大)
- (19) 投機的コヒーレンス制御にともなうネットワークトラフィックの評価
乗貞由華, 鈴木圭介, 多田野陽介, 古川文人, 大津金光, 横田隆史,
馬場敬信(宇都宮大)

ARC-7 コンパイラ (2)[座長: 中西恒夫(九大)] 23日 10:40 ~ 12:10

- (20) SMP システム上での OSCAR マルチグレイン並列化コンパイラの性能
小幡元樹, 石坂一久(早大、APC), 白子準(早大),
笠原博徳(早大、APC)
- (21) 粗粒度タスク並列処理における階層統合型スケジューリング
吉田明正, 荒牧智子(東邦大学), 大森友寛((株)JIEC)
- (22) キューマシン用並列化Cコンパイラ
奥村 義智, 吉永 努, 曾和 将容(電気通信大学)

ARC-8 キャッシュ最適化 [座長: 中島 浩(豊橋技科大)] 23日 13:40 ~ 15:10

- (23) 共有変数の同期を考慮したキャッシュ構成とその予備実験
山脇 彰, 岩根 雅彦(九州工業大学)
- (24) ラインバッファ・ヒット/ミス予測を利用した動的命令スケジューリング
福田祥貴, 片山清和, 安藤秀樹, 島田俊夫(名古屋大学)
- (25) ラインコンフリクトミスを考慮した粗粒度タスク間キャッシュ最適化
石坂一久(早稲田大学, APC), 中野啓史(早稲田大学), 小幡元樹,
笠原博徳(早稲田大学, APC)

ARC-9 プロセッサの性能評価とシミュレーション技術 [座長: 工藤知宏(産総研)] 23日 15:20 ~ 16:50

- (26) 依存行列型命令スケジューリングを適用したクラスタ化スーパースケラ・プロセッサの評価
小西 将人, 西野 賢悟, 五島 正裕, 中島 康彦, 森 眞一郎(京大),
北村 俊明(広島市立大), 富田 眞治(京大)

- (27) 高性能マイクロプロセッサの高速シミュレーションの構想
中田尚, 大野和彦, 中島浩 (豊橋技大)
- (28) SimAlpha: C++で記述したもうひとつの Alpha プロセッサシ
ミュレータ
吉瀬謙二, 本多弘樹, 弓場敏嗣 (電気通信大学)

HPC (21日 09:00 ~ 23日 15:10 C会場) _____

HPC-1 数値計算アルゴリズム (1)[座長: 建部修見 (産総研)] 21日 9:00

~ 10:30

- (1) 高速多重極アルゴリズムを用いた多数の誘電体円柱による電磁波散乱の数値計算の高速化について - BiCG 系統の反復解法の性能評価 -
中嶋 徳正, 立居場 光生 (九大・システム情報科学府),
藤野 清次 (九大・情報基盤センター)
- (2) ランチョス原理に基づく3項漸化式における積型多項式の順序の錯綜と反復法の収束性に及ぼす影響について
藤野 清次 (九州大学)
- (3) ノルム前処理付き共役勾配法の性能評価
池田優介 (九州大学大学院システム情報科学),
藤野清次 (九州大学情報基盤センター),
山田知典 (理化学研究所)

HPC-2 数値計算アルゴリズム (2)[座長: 横川三津夫 (産総研)] 21日

10:40 ~ 12:10

- (4) MR 法による近似逆行列の Ritz 値について
田中 祐 (慶應義塾大学理工学研究科),
野寺 隆 (慶應義塾大学理工学部)
- (5) Origin2400 における消去法を用いた不完全ブロック分解前処理の性能評価
井上俊夫 (慶應義塾大学理工学研究科),
野寺 隆 (慶應義塾大学理工学部)
- (6) 領域分割による並列 AMG アルゴリズム
藤井 昭宏, 西田 晃, 小柳 義夫 (東京大学)

HPC-3 並列数値計算ライブラリ [座長: 高橋大介 (筑波大)] 21日 13:40

~ 15:10

- (7) 分散共有メモリを用いた疎行列アルゴリズムの細粒度並列処理とその最適化
西田 晃, 額田 彰, 小柳 義夫 (東京大学)
- (8) 並列固有ベクトル計算における強制対角ブロック化の効果
片桐孝洋 (科技団さきがけ)
- (9) 自動チューニング型の固有値ソルバーについて
直野健 ((株) 日立製作所中央研究所),
今村俊幸 (日本原子力研究所・HLRS)

HPC-4 科学技術計算 [座長: 重谷隆之 (理研)] 21日 15:20 ~ 16:50

- (10) 地球シミュレータ上での流体コードのスケラビリティ評価
宇野 篤也, 板倉 憲一 (JAMSTEC), 横川 三津夫 (原研),
石原 卓, 金田 行雄 (名古屋大学)
- (11) Parallelisation of a global atmospheric model with MPI
窪田昌史 (広島市大), Michael Naughton,
William Bourke(BMRC)

- (12) ベクトル量子化のためのコードブック生成並列処理に関する研究
百瀬真太郎 (東北大学)

HPC-5 グリッド (1)[座長: 松岡聡 (東工大)] 21 日 17:00 ~ 18:30

- (13) 階層的マスタワーカ方式による BMI 固有値問題の Grid 計算
夏目 亘 (東工大), 合田 憲人 (東工大/JST),
二方 克昌 (JST)
- (14) Grid 環境における個体データベースを用いた遺伝的アルゴリズム
の提案
廣安知之, 三木光範 (同志社大学), 片浦哲平,
谷村勇輔 (同志社大学大学院)
- (15) Grid 環境における進化計算手法の検討
谷村勇輔 (同志社大学大学院工学研究科), 廣安知之,
三木光範 (同志社大学工学部)

**HPC-6 高性能アーキテクチャ[座長: 中島浩 (豊橋技科大)] 22 日 08:30
~ 10:00**

- (16) Transputer アーキテクチャの再検討
千本潤介, 平木敬 (東大)
- (17) 条件分岐を含むループのソフトウェア・パイプライン化: IA-64
Itanium への 3 種のアプローチの実装
山下 義行 (佐賀大理工・情報)
- (18) AIST スーパークラスタ構想
工藤知宏, 児玉祐悦, 建部修見, 関口智嗣 (産総研)

HPC-7 OpenMP[座長: 安崎篤郎 (日立)] 22 日 10:10 ~ 11:40

- (19) A Master-Slave Algorithm for Hybrid MPI-OpenMP Program-
ming on a Cluster of SMPs
Ta Quoc Viet, 吉永 努, 曾和 将容 (電通大)
- (20) 分散メモリシステム上での OpenMP によるマクロデータフロー
処理
深川保, 吉瀬謙二, 本多弘樹, 弓場敏嗣 (電通大)
- (21) Ethernet によるクラスタ上での分散共有メモリ OpenMP Omni/SCASH
の性能評価
小島 好紀, 佐藤 三久 (筑波大), 原田 浩 (コンパック),
石川 裕 (東大), 朴 泰祐, 高橋 大介 (筑波大)

**HPC-8 クラスタソフトウェア [座長: 石川裕 (東大)] 22 日 13:10 ~
14:40**

- (22) HPL のパラメータチューニングの解析
笹生 健 (東京工業大学),
松岡 聡 (東京工業大学学術国際情報センター)
- (23) Lucie: 大規模クラスタに適した高速セットアップ・管理ツール
高宮 安仁 (東工大), 真鍋 篤 (KEK), 白砂 哲, 松岡 聡 (東工大)

HPC-9 グリッド (2)[座長: 合田憲人 (東工大)] 22 日 14:50 ~ 16:20

- (24) Grid Datafarm におけるスケジューリング・複製手法の性能評価
竹房あつ子 (お茶大), 建部修見 (産総研), 松岡聡 (東工大),
森田洋平 (高エネ研)
- (25) Grid 環境に適した並列組み合わせ最適化システムの提案
秋山 智宏 (東工大), 中田 秀基 (産総研), 松岡 聡 (東工大),
関口 智嗣 (産総研)
- (26) アジア太平洋グリッドテストベッド (ApGrid Testbed) の構築
田中 良夫, 関口 智嗣 (産総研)

HPC-10 グリッド (3)[座長: 朴泰祐 (筑波大)] 23 日 09:00 ~ 11:00

- (27) グリッド環境におけるクラスタ間データ転送の評価
小倉 章嗣, 松岡 聡 (東工大), 中田 秀基 (産総研)
- (28) PVFS の性能評価とプラットフォームの検討
瀬河浩司, 建部修見, 児玉祐悦, 工藤知宏 (産総研)
- (29) Campus Grid における負荷状況を考慮したノードの選抜方法
蟻川 浩, 砂原 秀樹 (奈良先端大)
- (30) 大規模分散計算環境シミュレータの設計と実装
柴田 俊介, 中島 浩, 大野 和彦 (豊橋技大)

HPC-11 並列処理応用 [座長: 片桐孝洋 (電通大)]23 日 11:10 ~ 12:10

- (31) 動的な階層型システムにおける最適化計算法の検討
上川純一 (同志社大学大学院), 廣安知之,
三木光範 (同志社大学), 谷村勇輔 (同志社大学大学院)
- (32) 並列災害救助シミュレーションの精度評価手法
菅 真樹, 合田 憲人 (東工大)

HPC-12 グリッド (4)[座長: 窪田昌史 (広島市立大)] 23 日 13:40 ~ 15:10

- (33) Grid RPC システム Ninf-G の Java API の実装と性能評価
鈴村 豊太郎 (東工大), 中田 秀基 (産総研/東工大),
松岡 聡 (東工大/国情研), 関口 智嗣 (産総研)
- (34) Web サービス技術を基盤とする GridRPC システムの評価
白砂 哲 (東工大), 中田 秀基 (東工大/産総研), 松岡 聡 (東工大),
関口 智嗣 (産総研)

OS (21日 13:40 ~ 21日 18:30 B会場) _____

OS-1 通信およびスケジューリング [座長: 片山徹郎 (宮崎大)] 21日
13:40 ~ 15:10

- (1) OSによる大容量外部メモリの省電力化の手法
小林さとみ (京大人文研), 中西恒夫, 福田晃 (九州大学)
- (2) ストリーム処理タスクとイベント駆動タスクが混在する処理環境
における適応的スケジューリングポリシー
滝沢泰久 (ATR 適応コミュニケーション研究),
大久保英嗣 (立命館大学)
- (3) プロトコルスタックをバイパスする Myrinet 用ソケット通信
中井良一, 日下部茂, 荒木啓二郎 (九大)

OS-2 資源管理および設計 [座長: 谷口秀夫 (九大)] 21日 15:20 ~
16:50

- (4) ページカラーリングを応用したファイルキャッシュのページ割り
当てによるキャッシュ性能の向上
伊藤秀和, 平木敬 (東大)
- (5) SOC時代に向けた SMT 用 OS の構想
佐藤未来子, 河原章二, 中條拓伯, 並木美太郎 (農工大大学院)
- (6) USB デバイスのソフトウェアを対象とした SpecC による協調
設計
片山徹郎, 福元善之 (宮崎大学 工学部 情報)

OS-3 マルチ OS および分散 OS [座長: 石川裕 (東大)] 21日 17:00 ~
18:30

- (7) ハードウェアを非共有する複数オペレーティングシステムの構
成法
谷口秀夫, 乃村能成 (九大), 田中一男, 大塚作一,
井上友二 (NTT データ)
- (8) 異種 OS 共存技術 (DARMA) の適用によるシステム移行方式
佐藤雅英, 関口知紀, 木村信二, 新井利明 (日立シ研), 富田理,
梅都利和 (日立情報機器)
- (9) 高信頼化を考慮したシングルイメージ分散マイクロカーネルの
実現
前田誠司, 佐藤記代子, 崎山伸夫, 矢野浩邦, 林拓也 (東芝)

PRO (21日 10:40 ~ 21日 17:35 A会場) _____

PRO-1 実行時最適化 I[座長: 高木浩光 (産総研)] 21日 10:40 ~ 12:10

- (1) 実行時統計と Just-in-time コンパイルによるロックの選択的最適化
大平 怜, 平木 敬 (東大)
- (2) 動的に割付け戦略を最適化する Java メモリ管理機構
中村 実, 前田 宗則, 小沢 年弘 (富士通研)

PRO-2 実行時最適化 II[座長: 田浦健次朗 (東大)] 21日 13:40 ~ 15:10

- (3) 多相性と動的ロードを考慮した Java リフレクションの部分評価
山崎 進, 柴山 悦哉 (東工大)
- (4) 適応的オブジェクトのための局面解析手法
鎌田 十三郎 (神戸大学), 八杉 昌宏 (京都大学)

PRO-3 言語処理系 [座長: 村上 昌己 (岡山大)] 21日 15:20 ~ 17:35

- (5) アプリケーション層プロトコルの記述を容易にする領域特定言語の設計と実装
河野 健二 (電通大, さきがけ 21)
- (6) スティール評価法のための SST マシンによる並列 Scheme コンパイラの実現
宮川 伸也, 伊藤 貴康 (東北大)
- (7) 静的解析と動的処理の組み合わせによるエージェント指向並列言語 Orgel のスケジューリング
深野佑公, 山本繁弘, 大野和彦, 中島浩 (豊橋技科大)

EVA (21日 09:00 ~ 21日 12:10 B会場) _____

EVA-1 システム評価 [座長: 中西 恒夫 (九大)] 21日 9:00 ~ 10:30

- (1) 商用大型機での分割区画間のシステム資源の自己管理機能の評価
加倉井 宏一, 荻田 光一郎 (I S E)
- (2) システム診断用のTOOLの開発と適用・評価
荻田 光一郎 (I S E)
- (3) Java アプリケーションサーバの特性解析
保田淑子, 川本真一, 濱中直樹 (日立中研)

**EVA-2 並列処理と評価 [座長: 河野 知行 (アイ・アイ・エム)] 21日
10:40 ~ 12:10**

- (4) 多重出力可能な MIN の命令レベルシミュレーションによる評価
田辺 靖貴, 緑川 隆, 白石 大介, 茂野 真義,
金森 勇壮 (慶應大学), 埴 敏博 (東京工科大学),
天野 英晴 (慶應大学)
- (5) バックエンド PC クラスタを用いた並列ソルバーに関する研究
武村 興治, 坂上 仁志, 新居 学, 高橋 豊 (姫工大工)
- (6) マルチプロセッサスケジューリング問題に対する分枝限定解法
HMSS の STG ベンチマークセットを用いた実験的評価
益川 正如, 田頭 茂明, 藤田 聡 (広大)