

FINAL PROGRAM

— 16th Annual Workshop —

SWoPP 松江 2003

2003年 並列/分散/協調処理に関する
『松江』サマー・ワークショップ

2003 “Matsue” *Summer United Workshops on
Parallel, Distributed, and Cooperative Processing*

2003年 8月 4日 (月)– 6日 (水)

松江テルサ

〒 690-0003 松江市朝日町 478-18

<http://www.web-sanin.co.jp/or/terrsa/>

電子情報通信学会 コンピュータシステム研究会 (CPSY)
電子情報通信学会 ディベンダブルコンピューティング研究会 (DC)
情報処理学会 計算機アーキテクチャ研究会 (ARC)
情報処理学会 プログラミング研究会 (PRO)
情報処理学会 ハイパフォーマンスコンピューティング研究会 (HPC)
情報処理学会 システムソフトウェアとオペレーティング・システム研究会 (OS)
情報処理学会 システム評価研究会 (EVA)

1988年の阿蘇での開催以来、『並列/分散/協調処理に関するサマーワークショップ (SWoPP)』は今年で16回目の開催となります。今年の開催地は宍道湖、怪談の小泉八雲、不昧公好みの和菓子で知られる山陰の古都、島根県松江市です。北は函館、南は那覇まで全国各地で開催されてきたSWoPPですが、山陰地方で開催されるのは今回が初めてです。例年と変わらぬ皆様のご参加をお待ちしております。

なお、ワークショップ初日8月4日の前日には、松江の夏のイベント『水郷祭』の一環として、宍道湖上で6,000発の花火が打ち上げられます。

【参加資格/参加費】SWoPPでは関連研究会の相互交流促進のため、学会ならびに各研究会のご協力を得て全研究会とも「参加自由参加費無料」の方針をとっております。なお、各研究会毎の予稿集はSWoPP開催期間中実費にて販売いたしますので、研究討論に積極的に参加していただくために是非ともご購入をお願いいたします。

学会員に対しては更に各研究会の研究会登録も各研究会受付にて承っておりますので、研究会登録をしていただきますと当該研究会の予稿集は無料となります。是非ともこの機会にSWoPP関連研究会にご登録ください。

【最新の情報】SWoPPに関する最新情報は、SWoPP ホームページ (<http://www.hpcc.jp/swopp/>) ならびにSWoPP メーリングリスト (http://www.hpcc.jp/swopp/ml_readme.html) にてお届けしています。

タイムテーブル

「(数字)」は発表件数です。

	時間帯	A 会場	B 会場	C 会場
4日(月)	9:00-	— 受付け開始 —		
	9:30-11:00 (3)	HPC-1	OS-1	PRO-1 (2)
	11:10-12:40 (3)	HPC-2 (2)	OS-2	PRO-2 (2)
	13:40-15:10 (3)	HPC-3	OS-3	PRO-3 (2)
	15:20-16:50 (3)	HPC-4	OS-4	PRO-4 (2)
	17:00-18:30 (3)	HPC-5	OS-5	
	18:45-19:45	COINS Workshop		
5日(火)		9:45-		9:45-
	9:15-10:45 (3)	HPC-6 (2)	ARC-1	CPSY-1 (2)
	10:55-12:25 (3)	HPC-7	ARC-2	CPSY-2 (2)
	13:25-14:55 (3)	HPC-8	ARC-3	CPSY-3
	15:05-16:35 (3)	HPC-9	ARC-4	CPSY-4
	16:45-18:15 (3)	HPC-10	ARC-5	CPSY-5
	18:30-20:30	— 懇親会 —		
6日(水)	9:15-10:45 (3)	HPC-11	ARC-6	CPSY-6
	10:55-12:25 (3)	HPC-12	ARC-7	DC-1
		13:55-		
	13:25-14:55 (3)	EVA-1 (2)	ARC-8	DC-2
	15:05-16:35 (3)	EVA-2	ARC-9	

CPSY (5日 9:45 ~ 6日 10:45 C会場)

CPSY-1 ストレージ [座長: 大江和一 (富士通研)]

5日 9:45 ~ 10:45

- (1) 仮想一元化 NAS システム X-NAS における自律容量リバランス機能の実現と評価
川本 真一, 保田 淑子, 江端 淳, 沖津 潤, 樋口 達雄 (日立中研)
- (2) 仮想一元化 NAS システム X-NAS における同期バックアップ機能の実現と評価
保田 淑子, 川本 真一, 江端 淳, 沖津 潤, 樋口 達雄 (日立中研)

CPSY-2 情報管理 [座長: 吉永努 (電通大)]

5日 10:55 ~ 11:55

- (3) ピュア型 P2P システムにおける負荷分散を考慮した CAN 構成法
竹本大輔, 田頭茂明, 藤田聡 (広大)
- (4) ピュア型 P2P システムにおける匿名インデックス検索方式
安田 健一, 田頭 茂明, 藤田 聡 (広大)

CPSY-3 予測とスケジューリング [座長: 大河原英喜 (富士通研)]

5日 13:25 ~ 14:55

- (5) Bimode-Plus 分岐予測器の提案
吉瀬謙二, 片桐 孝洋 (電通大/JST), 本多 弘樹, 弓場 敏嗣 (電通大)
- (6) コンテキスト切り替えによる動的な投機的再利用
平澤将一, 平木敬 (東大)
- (7) 非割込み型 EDF スケジューリングの近似解析
花田真樹, 中里秀則 (早稲田大学)

CPSY-4 ネットワーク [座長: 木村康則 (富士通研)]

5日 15:05 ~ 16:35

- (8) RHiNET-2 クラスタを用いたルーティングアルゴリズムの実機評価
鯉淵道紘, 渡邊幸之介, 上樂明也, 天野英晴 (慶應大学理工学部)
- (9) ディレクトリキャッシュスイッチを持つキャッシュ制御用多段結合網の検討
緑川 隆, 田辺靖貴, 天野英晴 (慶應義塾大学)
- (10) 中空閉鎖空間内プロセッサ群の動的相互結合網における無線通信方式
徳原庸美 (サイバネテック)

CPSY-5 並列分散システム [座長: 緑川博子 (成蹊大)]

5日 16:45 ~ 18:15

- (11) アプリケーション連携プロトコルに関する研究
坂口智哉, 坂上仁志, 新居学, 高橋豊 (姫工大)
- (12) クラスタ計算機システムにおけるノード仮想化方式
鈴木和宏, 松原正純, 勝野昭 (富士通(株))
- (13) CIFS サーバ仮想化方式の設計及び評価
桂島 航, 山川 聡, 鳥居 隆史, 菊地 芳秀 (NEC インターネットシステム研)

CPSY-6 並列分散ソフトウェア [座長: 梶原信樹 (NEC)]

6日 9:15 ~ 10:45

- (14) ソフトウェア分散共有メモリシステムの性能比較
緑川博子 (成蹊大)
 - (15) OGSA-DAI による異種バイオデータベースの連携手法とその評価
高坂貴弘, 細川卓哉, 遠里由佳子, 伊達進, 松田秀雄 (阪大情報科学研究科),
下條真司 (阪大サイバーメディアセンター)
 - (16) 累積不透明度の伝搬による並列ボリュームレンダリングの計算量削減
松井 学 (阪大), 竹内 彰 (松下電器), 伊野 文彦, 萩原 兼一 (阪大)
- 以下の発表は DC-2 セッションで 6日 14:25 ~ 14:55 に発表です .
- (17) 反応を伴った圧縮性流体計算による RHiNET-2 の評価
大門優, 松尾亜紀子, 大塚智宏, 渡邊幸之介, 天野英晴 (慶應大)

DC (6日 10:55 ~ 6日 14:55 C会場) _____

DC-1 高信頼化手法 [座長: 戸田賢二 (産総研)]

6日 10:55 ~ 12:25

- (1) ディペンダブルなモバイルエージェントシステムにおける N + 1 予備に関する一考察
小川 聡 (倉大)
- (2) 高信頼 HPC クラスタのためのチェックポイント高速化の検討
林田 卓朗 (東大), 近藤 正章 (東大/JST), 今井 雅, 中村 宏, 南谷 崇 (東大),
堀 敦史 (スイミー・ソフト)
- (3) バブルソートグラフにおける節点間の内素な経路問題
金子敬一, 鈴木康斗 (東京農工大)

DC-2 リアルタイム [座長: 金子敬一 (農工大)]

6日 13:25 ~ 14:55

- (4) 時間弱模倣関係と最悪応答時間に基づくリアルタイムソフトウェアの詳細化設計手法
中野善光, 山根智 (金沢大学)
 - (5) リアルタイムイーサネットのシミュレーションによる評価
戸田賢二, 関山守 (産総研), Tun-Ho Liu (Ohio University)
- 以下の発表は CPSY-6 の発表です .
- (6) 反応を伴った圧縮性流体計算による RHiNET-2 の評価
大門優, 松尾亜紀子, 大塚智宏, 渡邊幸之介, 天野英晴 (慶應大)

ARC (5日 9:15 ~ 6日 16:35 B会場) _____

ARC-1 プロセッサ [座長: 笠原博徳 (早大)]

5日 9:15 ~ 10:45

- (1) プログラム実行時における命令の重要度決定に関する検討
千代延 昭宏, 佐藤 寿倫 (九工大)
- (2) SMT プロセッサにおけるアウトオブオーダー実行に必要なリソースの共有方式の評価
加藤義人, 大和仁典, 笹田耕一, 佐藤未来子, 並木美太郎, 中條拓伯 (東京農工大)

- (3) リザーベーションステーションと物理レジスタ・ファイルを併用するスーパースケラ・プロセッサ
小西 将人, 五島 正裕, 森 眞一郎, 富田 眞治 (京大)

ARC-2 シミュレーション技術 [座長: 五島正裕 (京大)] 5日 10:55 ~ 12:25

- (4) 高性能マイクロプロセッサの高速シミュレータの設計と実装
中田尚, 中島浩 (豊橋技科大)
- (5) リアルタイム OS を実行可能なマイクロプロセッサシミュレータ
RAHMAN Mohammad Mahbubur, 中田尚, 中島浩 (豊橋技科大)
- (6) 間歇的プロファイリングの提案と SPECint95 による評価
加藤文彦, 大津金光, 横田隆史, 馬場敬信 (宇都宮大学)

ARC-3 専用プロセッサと時刻管理 [座長: 森眞一郎 (京大)] 5日 13:25 ~ 14:55

- (7) データ駆動型ネットワークプロセッサによる高速パケット分類処理
森川大智, 岩田誠 (高知工科大情報システム工学コース)
- (8) 自己同期型パイプラインシステムのマクロフローモデル
三宮 秀次, 大森 洋一, 岩田 誠 (高知工科大学)
- (9) 疑似グローバルクロックを用いた高精度実行時間測定
早川 潔, 岩根 雅彦 (九州工業大学), 関口 智嗣 (産業技術総合研究所)

ARC-4 並列処理応用と実装技術 [座長: 大津金光 (宇都宮大)] 5日 15:05 ~ 16:35

- (10) OSCAR チップマルチプロセッサ上での MPEG2 エンコーディングの並列処理
小高剛, 中野啓史, 木村啓二, 笠原博徳 (早稲田大学)
- (11) 汎用グラフィックスカードを用いた並列ボリュームレンダリングシステムの実装
丸山悠樹, 中田智史, 高山征大, 津邑公暁, 五島正裕, 森眞一郎, 中島康彦, 富田眞治 (京都大学)
- (12) クラスタノードの高密度実装における振動等の諸問題について
清水敏行 (シナジェテック), 建部修見, 工藤知宏 (産総研)

ARC-5 コンパイラ [座長: 安里 彰 (富士通研)] 5日 16:45 ~ 18:15

- (13) 階層型マクロタスクグラフのための異階層タスクの統合実行制御手法
吉田明正 (東邦大学)
- (14) OSCAR CMP 上でのスタティックスケジューリングを用いたデータローカライゼーション手法
中野啓史, 小高剛, 木村啓二, 笠原博徳 (早稲田大学)
- (15) 画像フィルタ処理の高速化に向けたメディア拡張プロセッサ用 SIMD コンパイラ
京昭倫, 岡崎信一郎, 黒田一朗 (NEC)

ARC-6 低消費電力化 [座長: 佐藤寿倫 (九工大)] 6日 9:15 ~ 10:45

- (16) 低消費電力プロセッサによるクラスタの検討
堀田義彦 (筑波大学大学院), 佐藤三久, 朴泰祐, 高橋大介, 高橋睦史 (筑波大学),
中村宏 (東京大学)
- (17) 演算部とデータ供給部の動的周波数変更による低消費電力化手法の検討
近藤 正章 (東大/JST), 藤田 元信, 中村 宏 (東大)
- (18) The Design of PRESTO: A Framework For Architecture Level Power Estimation
Chitaka Iwama, Luong Dinh Hung, Niko Demus Barli, Shuichi Sakai,
Hidehiko Tanaka(東大)

ARC-7 予測と投機 [座長: 吉瀬賢二 (電通大)] 6日 10:55 ~ 12:25

- (19) バイナリレベルマルチスレッド化への制御投機の導入とその評価
横田昌之, 佐藤智一, 大津金光, 横田隆史, 馬場敬信 (宇都宮大学)
- (20) ハイブリッド予測機構における選択器と予測器の協調による予測ミス率の低減
斎藤 史子, 仲沢 由香里, 山名 早人 (早大)
- (21) BTB を利用した VLIW プロセッサ向けデュアルパス投機実行手法
島尻寛之, 平良健太郎, 吉田たけお (琉球大)

ARC-8 メモリシステム [座長: 児玉祐悦 (産総研)] 6日 13:25 ~ 14:55

- (22) 投機的コヒーレンス制御機構 SCCM の性能解析
鈴木圭介, 古川文人, 大津金光, 横田隆史, 馬場敬信 (宇都宮大)
- (23) アーキテクチャとコンパイラによるメモリ階層の協調最適化の検討
藤田 元信, 近藤 正章 (東京大学, JST), 中村 宏 (東京大学)
- (24) プリフェッチ機能を有するメモリモジュール
田邊昇 (東芝), 土肥康孝 (横浜国大), 中條拓伯 (農工大), 天野英晴 (慶応大)

ARC-9 ハイパフォーマンスコンピューティング [座長: 中島 浩 (豊橋技科大)] 6日 15:05 ~ 16:35

- (25) Omni/SCASH における First Touch page allocation の実装
小島 好紀, 佐藤 三久, 朴 泰祐, 高橋 大介 (筑波大)
- (26) 対話型 OpenMP プログラム作成支援ツールの開発
石原 誠, 本多 弘樹, 弓場 敏嗣 (電通大), 佐藤 三久 (筑波大)
- (27) You Don't Really Need Big Fat Switches Anymore — Almost
松岡 聡 (東工大)

HPC (4日 9:30 ~ 6日 12:25 A 会場)

HPC-1 数値計算アルゴリズム (1)[座長: 片桐孝洋 (電通大)] 4日 09:30 ~ 11:00

- (1) CG 法の最短計算時間を探索する試み
幸谷智紀 (SIST)
- (2) 反復中に直交空間を再構成する ML(k)BiCGStab 法
森屋健太郎 (青学大), 野寺隆 (慶應大)
- (3) 安定化積型 BiCG 法
藤野清次 (九大情報基盤)

HPC-2 数値計算アルゴリズム (2)[座長: 高橋大介 (筑波大)] 4日 11:10 ~ 12:10

- (4) 改良型安定化近似逆行列の最適な閾値の探索について
池田優介 (九大大学院), 藤野清次 (九大情報基盤)
- (5) Ajiz-Jennings による不完全分解前処理の改良
柿原正伸 (九大大学院), 藤野清次 (九大情報基盤)

HPC-3 科学技術計算 [座長: 林亮子 (北陸先端大)] 4日 13:40 ~ 15:10

- (6) 地球シミュレータによる蛋白質の高速シミュレーション
斎藤稔 (弘前大学理工学部), 佐谷野健二 (産業技術総合研究所)
- (7) レプリカ交換分子動力学法による分子シミュレーション並列化 REMD Toolkit
伊藤 正勝, 長嶋 雲兵 (産総研, JST)
- (8) レプリカ交換分子動力学シミュレータ REMD Toolkit のグリッド上での実行
佐藤仁 (東工大), 伊藤正勝 (産総研), 中田秀基 (産総研/東工大), 松岡聡 (東工大/NII)

HPC-4 ネットワーク [座長: 板倉憲一 (JAMSTEC)] 4日 15:20 ~ 16:50

- (9) ハードウェアネットワークエミュレータを用いた TCP/IP 通信の評価
児玉祐悦, 工藤知宏, 佐藤博之, 関口智嗣 (産総研)
- (10) 高バンド幅/耐故障性を持つクラスタ向けネットワーク RI2N の性能評価
三浦 信一, 朴 泰祐, 佐藤 三久, 高橋 大介 (筑波大学)
- (11) 木構造型ネットワークにおける最適 Broadcast スケジューリング
蓬来祐一郎, 西田晃, 小柳義夫 (東大情報理工)

HPC-5 グリッド (1)[座長: 前川仁孝 (千葉工大)] 4日 17:00 ~ 18:30

- (12) Ninf-G2: 大規模環境での利用に即した高機能、高性能 GridRPC システム
田中 良夫, 中田 秀基 (産総研), 朝生 正人 ((株) 創夢), 関口 智嗣 (産総研)
- (13) OmniRPC による広域ネットワーク環境でのグリッドアプリケーションの性能評価
中島佳宏, 佐藤三久, 朴泰祐, 高橋大介 (筑波大学), 後藤仁志 (豊橋技術科学大学)
- (14) Grid PSE Builder: グリッドにおける汎用 PSE 構築ツールの開発
平野基孝 (SRA), 山本直孝, 田中良夫, 伊藤智, 関口智嗣 (産総研)

- HPC-6 ジョブスケジューリング [座長: 朴泰祐 (筑波大)]** 5 日 09:45 ~ 10:45
- (15) 地球シミュレータ用ジョブスケジューリングアルゴリズムの評価
宇野 篤也, 板倉 憲一 (JAMSTEC)
- (16) グリッドコンピューティングにおけるモニタリングシステムの自律的構成
白勢健一郎 (東工大), 小川宏高 (産総研), 中田秀基 (産総研/東工大), 松岡聡 (東工大/NII)

- HPC-7 通信ライブラリ [座長: 小柳義夫 (東大)]** 5 日 10:55 ~ 12:25
- (17) GridMPI – 通信遅延を考慮した MPI 通信ライブラリの設計
石川 裕 (産総研/東大), 松田 元彦, 工藤 知宏, 手塚 宏史, 関口 智嗣 (産総研)
- (18) MPI 通信モデルに適した通信 API の設計と実装
松田 元彦 (産総研), 石川 裕 (東大), 工藤 知宏, 手塚 宏史 (産総研)
- (19) 地球シミュレータ用高速ノード間通信ライブラリの構築と評価
板倉 憲一, 宇野 篤也 (JAMSTEC)

- HPC-8 並列プログラミング [座長: 建部修見 (産総研)]** 5 日 13:25 ~ 14:55
- (20) タスク並列スクリプト言語 MegaScript によるタスク動作モデル記述
大塚保紀, 大野和彦, 中島浩 (豊橋技科大)
- (21) タスク並列スクリプト言語 MegaScript のランタイムシステムの設計と実装
西里 一史, 大野 和彦, 中島 浩 (豊橋技科大)
- (22) PC クラスタ上での並列分枝限定法の高高速化手法
中村心至, 山田真太郎, 二方克昌 (東京工業大学),
合田憲人 (東京工業大学 / 科技団, さきがけ)

- HPC-9 性能評価 [座長: 中島浩 (豊技大)]** 5 日 15:05 ~ 16:35
- (23) MPI プログラムの簡易実行による実行時間予測の評価
岩淵寿寛, 堀井洋 (早稲田大学理工学研究科), 山名早人 (早稲田大学理工学部)
- (24) Himeno BMT によるハイパフォーマンスコンピュータの性能評価
渡部 善隆, 南里 豪志, 藤野 清次 (九大情基)
- (25) HPF の性能評価と応用に関する研究
森井 宏幸, 坂上 仁志, 新居 学, 高橋 豊 (姫工大 大学院工学研究科)

- HPC-10 クラスタソフトウェア [座長: 関口智嗣 (産総研)]** 5 日 16:45 ~ 18:15
- (26) 自律的な通信回復を行う Fault Tolerant MPI の実装と評価
實本英之, 高宮安仁 (東工大), 松岡聡 (東工大/NII)
- (27) メガスケール環境シミュレータ Anastasia における詳細シミュレーション
鈴木 雄大, 柴田 俊介, 大野 和彦, 中島 浩 (豊技大)
- (28) 不均一クラスタ上での実行時間予測モデルとその評価
岸本 芳典, 市川 周一 (豊技大)

- HPC-11 グリッド (2) [座長: 横川三津夫 (産総研)]** 6 日 09:15 ~ 10:45
- (29) グリッドにおける大規模ファイル共有システムの構築
武田 伸悟, 伊達 進, 下條 真司 (阪大)
- (30) アプリケーションのインストール、データの配布、更新をサポートするグリッドポータル構築
ツールキット (PCT4G) の開発
白砂哲, 鈴木豊太郎 (東工大), 中田秀基 (産総研/東工大), 松岡聡 (東工大/NII)
- (31) 次世代グリッド基盤 OGSA における C 言語動作環境提供システムの試作と評価
濱野智行 (東工大), 中田秀基 (産総研), 鈴木豊太郎 (東工大),
松岡聡 (東工大, 国立情報学研究所)

- HPC-12 グリッド (3) [座長: 佐藤三久 (筑波大)]** 6 日 10:55 ~ 12:25
- (32) Grid Datafarm における天文学データ解析ツールの性能評価
山本直孝, 建部修見, 関口智嗣 (AIST/GTRC)

- (33) グリッド技術を用いた効率的並列処理による脳機能解析システム
 甲斐島 武, 市川 昊平, 高坂 貴弘, 伊達 進 (大阪大学情報科学研究科),
 水野 (松本) 由子 (大阪城南女子短期大学幼児教育科),
 下條 真司 (大阪大学サイバーメディアセンター)
- (34) モンテカルロ法による輸送計算の Grid コンピューティング
 太田 理 (北陸先端大 情報科学研究科 博士),
 松澤 照男 (北陸先端大 情報科学センター), 奥田 洋司 (東京大学 工学系研究科)

OS (4日 9:30 ~ 4日 18:30 B会場) _____

OS-1 サーバ計算機 [座長: 千葉 滋 (東工大)] 4日 9:30 ~ 11:00

- (1) 複数実計算機における OS 切替え方式の実装
 田淵正樹, 榎本圭, 伊藤健一 (NTT データ), 乃村能成 (九州大学), 谷口秀夫 (岡山大学)
- (2) 複数実計算機における非共有リソース利用方式の実装
 榎本 圭, 田淵 正樹, 伊藤 健一 (NTT データ), 乃村 能成 (九州大学),
 谷口 秀夫 (岡山大学)
- (3) KNOPPIX の ASP 適用
 須崎有康, 飯島賢吾 (産総研)

OS-2 OS の基本機能 [座長: 最所 圭三 (香川大学)] 4日 11:10 ~ 12:40

- (4) サーバ性能向上のための OS インタフェイスの実装と評価
 亀澤 寛之, 野村 真義, 平木 敬 (東京大)
- (5) 稼動中システムのデバッグを考慮した OS デバッグ機能
 畑崎恵介 (日立)
- (6) Windows におけるリファレンスモニタの実現
 神田勝規 (筑波大), 大山恵弘 (東大), 光山義紀 (バクサリー), 加藤和彦 (筑波大)

OS-3 高性能計算機 [座長: 加藤 和彦 (筑波大)] 4日 13:40 ~ 15:10

- (7) 次世代高性能計算機アーキテクチャ上のシステムソフトウェア開発環境
 石川 裕 (東京大学), 住元 真司 (富士通研究所), 岡家 豊 (NEC ソフト),
 久門 耕一 (富士通研究所), 木村 かず子 (NEC ソフト)
- (8) IPMI 規格に基づく故障シミュレータの開発
 岡家 豊, 木村 かず子 (NEC ソフト), 石川 裕 (東京大学)
- (9) 10Gb Ethernet 上の通信プロトコル作成支援技術
 住元 真司, 久門 耕一 (富士通研究所), 石川 裕 (東京大学)

OS-4 分散処理 [座長: 石川 裕 (東大)] 4日 15:20 ~ 16:50

- (10) ファイルシステム情報を利用する分散ストレージシステム
 宮澤 元 (南山大)
- (11) グリッドデータベース統合 (DAIS) における動的データベース機能について
 小島功 (産総研)

OS-5 スケジューリング [座長: 河野 健二 (電通大)] 4日 17:00 ~ 18:30

- (12) 他のプロセスに与える影響が少ない実行時ミラーリングシステム
 柳澤 佳里, 千葉 滋 (東工大千葉研)
- (13) 分散処理システムにおける処理順序保証法
 横山和俊 (NTT データ), 谷口秀夫 (岡山大学)
- (14) ジョブ投入と待ち合わせの出来るジョブ制御スクリプト: オーガニックジョブコントローラー
 の試作
 上田 晴康, 吉田武俊, 安里彰 (富士通研)

PRO (4日 9:30 ~ 4日 17:35 C会場) _____

PRO-1 分散/実行時システム [座長: 田浦健次朗 (東大)] 4日 9:30 ~ 11:00

- (1) 計算機資源の流通および集約のための P2P ミドルウェア
首藤一幸, 大西丈治, 田中良夫, 関口智嗣 (産総研)
- (2) 粗粒度インクリメンタル GC
前田敦司, 遠藤匠, 山口喜教 (筑波大)

PRO-2 並列・分散プログラミングモデル [座長: 中田秀基 (産総研)] 4日 11:10 ~ 12:40

- (3) 場の概念を持つモバイルエージェントフレームワークの開発について
木下 慎, 山根 慎太郎, 川村 尚生, 菅原 一孔 (鳥取大学)
- (4) メタプロセスモデルと MpC 言語
緑川博子, 片野真吾, 飯塚肇 (成蹊大学)

PRO-3 言語設計 [座長: 柴山悦哉 (東工大)] 4日 13:40 ~ 15:10

- (5) 分散 Java プログラミングのためのアスペクト指向言語
西澤 無我, 千葉 滋 (東工大)
- (6) 教育用プログラミング言語におけるオブジェクト共有機能の導入
兼宗 進 (筑波大学), 中谷 多哉子 ((有) エス・ラグーン), 御手洗 理英 ((株) アーマット),
福井 真吾, 久野 靖 (筑波大学)

PRO-4 コンパイラ [座長: 高木浩光 (産総研)] 4日 15:20 ~ 16:50

- (7) マルチメディア SIMD 命令活用のためのデータサイズ推論
鈴木 貢 (電通大), 藤波 順久 (ソニー), 福岡 岳穂 (管理工学研究所), 渡邊 坦 (電通大),
中田 育男 (法政大)
- (8) ループパーティショニングを用いたショートベクトル化技法
片岡 正樹 (早大), 佐渡 昭彦 (朝日新聞), 古関 聡, 小松 秀昭 (日本 IBM),
深澤 良彰 (早大)

EVA (6日 13:25 ~ 6日 16:35 A 会場) _____

EVA-1 科学技術計算アプリケーションの評価 [座長: 中西 恒夫 (九州大)] 6日 13:55 ~ 14:55

- (1) Grid 環境における HMMER 実行方式の検討
小舟 康予, 小坂 隆浩 (大阪産業大学), 福田 晃 (九州大学)
- (2) ゲノムアプリケーション InterProScan のスケジューリング機能の検討
井上 悠佑, 小坂 隆浩 (大阪産業大学), 福田 晃 (九州大学)

EVA-2 ネットワークアプリケーションの評価 [座長: 河野 知行 (アイアイエム)] 6日 15:05 ~ 16:35

- (3) 周辺情報獲得のためのプロキシキャッシュシステム
田頭 茂明, 吉岡 浩路, 藤田 聡 (広大)
- (4) 組合せオークションの勝者決定問題に対する並列分枝限定解法
水戸将弥, 田頭茂明, 藤田聡 (広大)
- (5) 論理分割の自己管理機能による Linux Web アプリケーションの CPU 資源最適化機能の評価
加倉井宏一 (ISE)